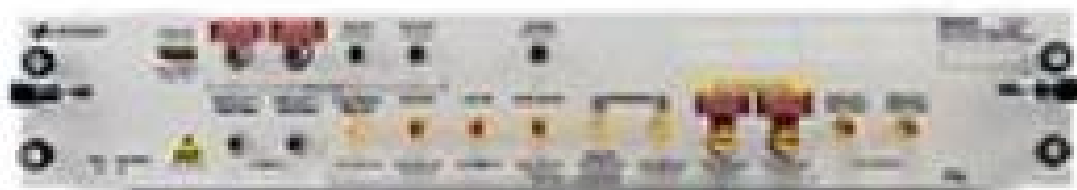


## Внешний интерфейс BERT M8062A



### Цена:

Цена по запросу

### Описание

Модуль M8062A 32 Гбит/с расширяет возможности тестера J-BERT M8020A, добавляя разнообразные функции генератора и анализатора, работающие на скоростях до 32 Гбит/с. Новые встроенные возможности ускоряют тестирование, проводимое инженерами-проектировщиками и тестировщиками, которым требуется исследовать характеристики устройств и систем для новых поколений связи, используемых в датацентрах и при передаче данных на большие расстояния. Такие полностью встроенные возможности, как эмуляция межсимвольной интерференции, определение тактовой частоты канала передачи данных и коррекция принятого последовательного сигнала

эквалайзером анализатора сильно улучшают точность измеренных характеристик устройства и проверку на соответствие стандартам, а также значительно упрощают схему тестирования. M8062A – это занимающий два слота модуль в формате AXIe, которым можно управлять по кабелю USB через встроенный пользовательский интерфейс тестера J-BERT M8020A или с помощью удаленных программирующих команд, позволяющих автоматизировать процедуру тестирования.

#### **Области тестов, где применяется M8062A:**

- Оптоволоконные приёмопередатчики стандартов 100GBASE-LR4, -SR4 и -ER4, или работающие по технологии 32G Fibre Channel
- Интерфейсы передачи данных между интегральными схемами (работающие по принципу SerDes), такие как OIF CEI
- Объединительные платы, кабели, такие как 100GBASE-KR4, -CR4
- Тестирование приемников SAS-4 Thunderbolt 20G и активные оптические кабели